## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04~167985

(43)Date of publication of application: 16.06.1992

(51)Int.Cl.

B23K 26/00 B23K 26/18 B28D 5/00 H01L 21/78

(21)Application number: 02-296408

(71)Applicant: NAGASAKI PREF GOV

SOUEI TSUSHO KK

(22)Date of filing:

31.10.1990

(72)Inventor: MORITA HIDEKI

TANAKA MINORU TAGUCHI YOSHINAGA MAEKAWA SHUNICHI

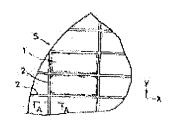
**INAMINE HAJIME** 

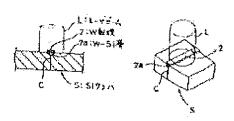
**KUNII YOJI** 

#### (54) METHOD FOR CUTTING OFF WAFER

#### (57)Abstract:

PURPOSE: To prevent the deterioration of an LSI chip by beforehand forming reformed layer along a cutting-off scheduling line in a wafer, generating fine cracks with the irradiation of laser beam in the vicinity of this wafer end edge and cutting off wafer while introducing this crack. CONSTITUTION: On the surface of wafer S, layer 2 whose thermal expansion coefficient, etc., is different, is formed and when the laser beam L irradiates the position of the end part of this formed layer, compressive force is acted from circumference and stretching stress is acted in the circumferential part with the difference of thermal expansion rations between the formed layer and the wafer, etc., in the center part of irradiating position. By this method, the crack C is developed along the formed layer from the irradiating position of laser beam and a part of this crack reaches the end edge of wafer. Then, by shifting the irradiation position of laser beam along the cutting-off scheduling line, the crack is developed along the cutting-off scheduling line from the end edge of wafer with the thermal stress caused by the laser





beam. By this method, unfavorable influence to device of LSI of IC, etc., is restrained and the yield can be improved.



#### ⑩日本国特許庁(JP)

⑩特許出願公開

## ◎ 公開特許公報(A) 平4-167985

®Int. CI. ⁵	識別記号	庁内整理番号	砂公開	平成 4 年(1992)	)6月16日
B 23 K 26/00 26/18	D	7920-4E 7920-4E			
B 28 D 5/00 H 01 L 21/78	Z B	7604-3 C 6940-4M			
11 01 1 21/10	,,	を ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・	朱請求 🗈	青東項の数 1 (	(全5百)

**図**発明の名称 ウェハの割断方法

②特 願 平2-296408

②出 願 平2(1990)10月31日

@発	明	者	森	田	英	毅	長崎県西彼杵郡長与町吉無田郷1488-124
@発	明	耆	田	中		稔	長崎県佐世保市高梨町125
@発	明	者	田		喜	祥	長崎県大村市西大村本町265-1
@発	明	者	萷	]]]	俊		兵庫県伊丹市春日丘1-15
⑫発	明	奢	稲	嶺			大阪府吹田市竹見台4-8-A4-302
@発	明	者	玉	井	洋		埼玉県大里郡寄居町富田2904-16
⑦出	顋	人	長		崎	県	長崎県長崎市江戸町2番13号
勿出	頣	人	双角	K 通 F	商株式会	社	大阪府大阪市中央区博労町4丁目2番7号
個代	理	人	弁理	<b>!</b>	西 田	新	

#### 明细霉

#### 1. 発明の名称

ウェハの割断方法

#### 2. 特許請求の範囲

### 3. 発明の詳細な説明

#### <産業上の利用分野>

本発明は、セラミックあるいは半導体材料等の

脆性材料のウェハを割断加工する方法に関する。 <従来の技術>

半導体材料等のウェハを切断する方法としては、例えば細く絞ったレーザビームをウェハに照射して、ウェハを局部的に溶解もしくは蒸発させ、さらに、レーザビーム照射位置を、ウェハとレーザ光源との相対的な移動により切断すべき方向に沿って移動させることによって、ウェハを切断する技術がある。

### <発明が解決しようとする課題>

ところで、上述のレーザピームを用いた切断方法によると、レーザピーム照射により溶解もしくは蒸発した物質が、ウェハに集積したしSIやIC等のデバイス表面に付着し、これによりその電極部の導電性を劣化させる等の悪影響が及ぶという問題、さらには、レーザピームを細く紋ってもそのスポット径を約10μm程度にしかできないため、どうしても切りしろを無くすことができず、しかも蒸発等による材料の損失が避けられないといった問題があった。

#### <្霧騒を解決するための手段>

ウェハの表面等に、熱影張係数等が異なる層を 形成し、その形成層の端部位置にレーザビームを 照射すると、その照射位置の中心部には、形成層 とウェハとの熱影張率の差、等により周辺から圧 縮応力が作用し、かつその周辺部には引っ張り応 力が作用する。これによりレーザビーム照射位置 から亀製が形成層に沿って発生し、その亀裂の一部はウェハの端縁まで達する。そして、レーザビームの照射位置を割断予定線に沿って移動させることで、そのレーザビームによる熱応力によって 亀製をウェハ端縁から割断予定線に沿って進展させることができる。

#### <実施例>

本発明方法の実施例を、以下、図面に基づいて 説明する。

まず、第3図に示すように、SiウェハSには、複数のLSII…1が行列状に形成されている。 このようなウェハSからLSIチップを切り出す には、ウェハSをXおよびY方向に格子状に切断 する必要があり、このような切断に本発明法を適 用した例について、以下に述べる。なお、ℓは割 断予定線を示す。

また、本発明実施例において使用する切断装置は、例えばCO1レーザ発振器等のレーザ発振器と、そのレーザ発振器もしくはウェハSのいずれか一方をX~Y方向に走査するための移動装置等

#### を備えたものを使用する。

さて、割断加工に先かけて、第1図(a)および(b)に示すように、SiウェハSの割断予定線に沿って一定幅のW製膜2を形成しておく。この膜2は半導体装置製造プロセスにおいて、一般に用いられるPVDあるいはCVD法等を採用して成膜し、その幅は例えば2~3μm程度とする。さらに、600~1000℃程度の熱処理を施して、この膜2の下層にW-Si屬2aを形成しておく。

このような膜 2 および層 2 aを形成したウェハ S を移動装置の例えば X ~ Y テーブルに装着して、第 1 図(b) および(c) に示すように、ウェハ S の端縁 部の近傍位置に C O ェレーザからのレーザビーム しを照射すると、ウェハ S は殆ど加熱されないが、 W 契膜 2 および W - S i 層 2 aはレーザビームにより加熱される。この両者の温度差等によって熱応力が作用して、レーザビーム照射位置には、層 2 aの底部から亀裂 C が発生し、この亀裂 C はウェハ S の端縁まで達する。次いでレーザビーム照射位置を膜 2 に沿って移動させる。これにより、

ウェハSの蟾縁部で発生した亀裂Cがレーザビームによる熱応力によって誘導され、膜2に沿って 進展して1ラインの割断が完了する。そして、以 上の操作をX-Y方向の全ての割断予定線につい て行うことによってLS1チップを得る。

 に停止するか、あるいはその位置でレーザ発振パ ワーを高くする。これにより、ウェハSの端縁ま で達する亀裂が新たに生じて割断は完全となる。

以上の本発明実施例において、レーザビームの各割断始点への位置決めは、例えばXーY方向の全ての割断始点の位置をあらかじめコンピュータにプログラムしておき、そのコンピュータの指令によりXーYテーブルを駆動することで、各割断始点に類次レーザビームを位置させるようにすればよい。

なお、以上の実施例においては、W製膜2の下方に熱処理によるW-Si層2aを形成しているが、この層2aは必ずしも必要なく、例えば第2図に示すように、ウェハSの表面にW製膜2のみを形成した場合であっても、同様な作用により割断を行うことが可能である。また、エッチング法等を採用して、第4図に示すように、ウェハSに割断予定線に沿って、溝43を形成しておき、その溝の底部にW製膜42および熱処理層42aを形成して、あるいは溝43の底部にW製膜42のみを

形成する(b)と、亀裂の発生割合が高くなって、さらに良好な割断を行うことができる。

なお、腰2の材質としてはWのほか、例えば、 Pt. Ti. TaあるいはMo等、ウェハの材質に対し て、熱彩張係数、じん性、熱容量もしくはレーザ ビームの吸収係数等の物性のうち少なくとも一つ が異なり、かつ、ウェハに悪影響を及ぼさない材 料であれば特に限定されない。

次に、本発明方法の他の実施例を説明する。第 5 図はその方法を説明する図である。

この例においては、ウェハSに、半導体装置製造プロセスにおいて用いられているイオン注入法により、ウェハSの表面層に、Siに対して熱影張係数、じん性もしくはレーザビームの吸収係数等の物性のうち少なくとも一つが異なる改質して、数値で形成している。すなわち、(a)に示すように、ウェハSのをマスク54によって被覆して、その表面を関いる。すなわち、(a)に示すように、ウェハSの割断をマスク54によって被覆して、その表面を関いる。すなわち、(a)に示すように、ウェハミ面層に、政策でウェハ表面層に、政策でウェハ表面層に、政策でウェスをでして、

をイオン注入して改質履**52**を形成し、さらにマスク**54**を除去した後、このウェハSをX-Yテーブルに装着して先の実施例と同様にして割断加工を行う。なお、この例において改質履を形成する方法としてはイオン注入法に代えて、アロイ・拡散法等を採用してもよい。

以上の本発明実施例によれば、割断の起点となる 観殺は、膜もしくは改質層等にレーザピームを照射することにより、作用する応力集中によいギエ 発生させるので、そのレーザピームのエネルスの 発生させるので、は蒸発させるレーザパルギに比して極めてで済む。 おかっては、 ないの というに、 COュレーザ発振器からの発振してがないに いいった点の効果もある。

なお、以上の本発明実施例では、膜もしくは改 質層を割断予定線の全てに形成しているが、本発 明はこれに限られることなく、例えば、割断期始 点および終点ならびに交差点に適当な長さの膜や 改質層等を形成した場合でも、同様な割断加工が 実施可能である。

また、以上の本発明実施例においては、ウェハの腰等を形成した面にレーザビームを照射しているが、腰等の形成面の反対面側からウェハにレーザビームを照射しても、同様な作用により割断加工を行うことができる。

さらに、以上の本発明実施例において、XおよびY方向にそれぞれの切断知工を、複数のレーザ発振器により並列に行ってもよく、この場合、加工時間の短縮化をはかることができる。

ここで、割断に用いるレーザ発振器としては、 CO1レーザのほかYAGレーザでもよいが、C O1レーザを使用した方が、取扱いが容易でしか も発振ビーム強度が安定している等の点で育利で ある。特にSiウェハの割断を行う際には、CO1

## 特閒平4-167985 (4)

レーザからの発振シーザビームはSiには殆ど吸収されないことから、CO・レーザを用いることにより、ビーム照射によるウェハと形成層との温度差を大とすることができ、これによって割断開始時点での電裂の発生割合等が向上し、ひいては効率的で良好な割断を行うことができるといった利点がある。

なお、本発明方法は、Si等の半導体材料のほか、セラミック等の他の脆性材料にも適用可能であることは勿論である。

#### <発明の効果>

以上説明したように、本発明によれば、ウェハの割断予定線に沿って所定幅の膜もしくは改質層を形成しておき、この形成簡等のウェハ端縁の近傍位置にレーザビームを照射することにより微小鬼裂を発生させ、その鬼裂をレーザビームにより誘導することによってウェハを割断するので、蒸発あるいは溶解による汚染物質が生じることが無く、ウェハ上のLS1やIC等のデバイスの特性に悪影響が及ぶことを抑えることができる。これ

により、例えばSiウェハからLSIチップを切り出す工程に本発明法を適用すると、切断後のLSIチップの劣化等を従来に比して軽減でき、ひいては製品の歩留りを高めることが可能となる。また切断の切りしろがなく、Siウェハの面積を有効に利用することができる。さらに、加工に要する熱エネルギは、材料を溶解あるいは蒸発させる場合に対して極めて低く、これによりLSI等のデバイスへの熱による影響を従来に比して軽減できる。

#### 4. 図面の簡単な説明

第1図は本発明方法の実施例を説明するための図で、(a)はウェハSの部分拡大図、(b)は(a)のAーA断面図、(c)はウェハSの端縁部の斜視図である。第2図はその実施例の変形例の説明図である。

第3図は本発明方法を適用するウェハSの正面 図である。

第4図および第5図はそれぞれ本発明方法の他 の実施例の説明図である。

1 ... 1 · · · L S I

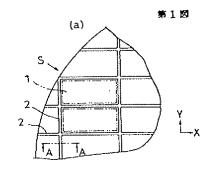
2 · · · W 製膜 ( )

2 a · · · W-Si層

C···电裂

L・・・レーザビーム

S・・・Siウェハ

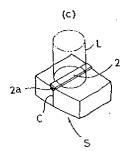




L:L-ザビ-ム 2:W製版 2a:W-Si層

(b)

C S: Siðin



特許出願人

長 崎 県

同 上

双栄通商株式会社

代 理 人

弁理士 西田 新

# 特開平4-167985 (5)

